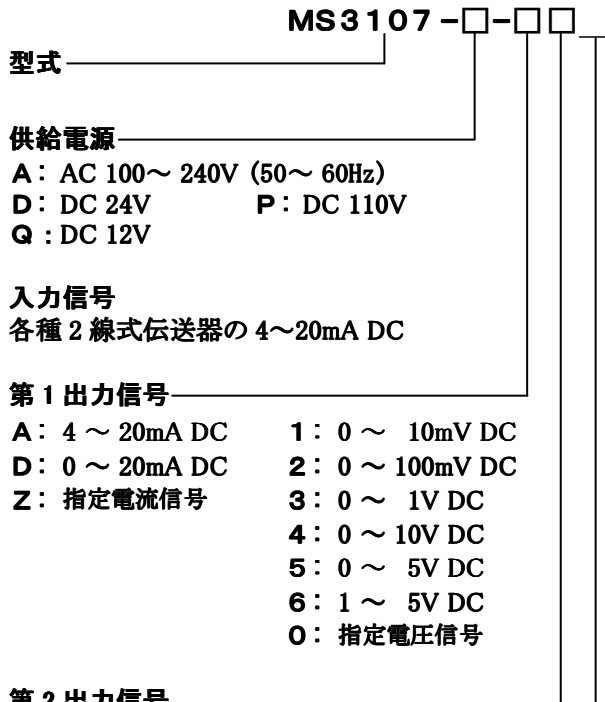


概要

各種2線式伝送器に電源を供給し、帰還ループの4~20mA信号を各種直流信号に変換する端子台型の絶縁2出力ディストリビュータです。またアイソレータとしても使用できます。

型式コード



- ☑第1出力信号が電圧出力の場合、第2出力信号は電流出力のご指定はできません。
- ☑2出力共4~20mAの場合、出力負荷は第1出力550Ω以下、第2出力350Ω以下となります。

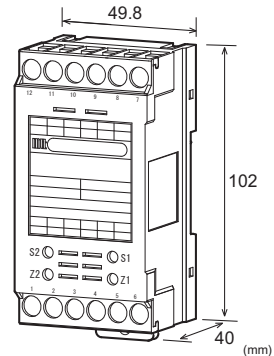
オプション

- 未記入: なし
 /K: 高速応答型 (10ms以下:0~90%)
 /X: 特注
 *特注に関しましては、製作の可否をお問い合わせ下さい。

ご注文時指定事項

・型式コード
(例)MS3107-A-A6

その他ご指定例	
・出力“0”時	MS3107-A-60(出力2~5V)
・オプション“X”時	MS3107-A-AA/X(応答周波数50Hz)
・オプション複数時は、コード記号を続けてご指定下さい。(/KX)	



仕様

●電源部

許容電圧範囲	AC100~240V: AC85~264V(47~63Hz) DC24V: DC24V±10% DC110V: DC90~121V DC12V: DC12V±20%
電源感度	各電源電圧に対してスパンの±0.1%以内
電源ヒューズ	160mAヒューズ 315mAヒューズ(DC12V電源時)

最大消費電力

AC100-240V	約9.0VA
DC24V	約2.4W
DC110V	約3.5W
DC12V	約2.4W

●入力部

入力信号	各種2線式伝送器の4~20mA DC
入力抵抗	250Ω
伝送器供給電源	出力電圧:25V(TYP)/無負荷時~18V(TYP)/入力100%時 最大電流:25mA(TYP)
短絡保護制限電流	26mA(TYP)*短絡検出回路内蔵
許容短絡時間	無制限

●出力部

最大出力負荷		
電圧出力(DC)	1Vスパン以上	2mA以下
	10mV	10kΩ以上
	100mV	100kΩ以上
電流出力(DC)	4~20mA 1出力	750Ω以下
	4~20mA 2出力	第1出力550Ω以下 第2出力350Ω以下

ゼロ点調整範囲 スパンの約±5%
(変換器前面トリマにより可変)

スパン調整範囲 スパンの約±5%
(変換器前面トリマにより可変)

製作可能範囲

	電流信号	電圧信号
出力範囲(DC)	0~20mA	0~10V
出力スパン(DC)	4~20mA	10mV~10V
出力バイアス	0~100%	0~100%

*電流出力信号の場合、0.1mA未満の出力は精度保証外となります。
 (例1)4~20mA⇒出力スパン16mA、バイアス25%
 (例2)4~8V⇒出力スパン4V、バイアス100%

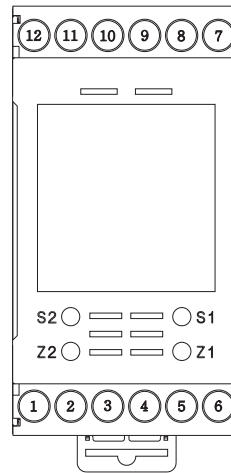
●基準性能

変換精度	スパンの±0.1%以内(25℃±5℃にて)
温度特性	10℃の変化に対してスパンの±0.2%以内
応答速度	85ms 以下(0~90%)@100%ステップ入力
C M R R	100dB 以上(500V AC, 50/60Hz)
信号絶縁	入力-第1出力-第2出力-電源-大地各間絶縁
絶縁抵抗	100MΩ 以上(@500V DC) 入力-第1出力-第2出力-電源-大地各間
耐電圧	入力-[第1出力、第2出力]-[電源、大地各間]:2000V AC 遮断電流 0.5mA 1分間 電源-大地間:2000V AC 遮断電流 5mA 1分間 第1出力-第2出力間:500V AC 遮断電流 0.5mA 1分間
S W C 対策	ANSI/IEEE C37.90.1-1989 に準拠
動作環境	温度:-5~55℃ 湿度:5~90%RH(結露のないこと)
保存温度	-10~60℃
●取付・形状	
取付方法	DIN レール取付
配線方法	M3.5 ネジ端子接続(脱落防止機構)
ネジ締め付けトルク	0.8~1[N・m] *推奨値
外形寸法	W49.8×H102.0×D40.0mm (DIN レール含む)
質量	140g 以下
●材質	
本体ハウジング	ABS樹脂(UL-94V-0)
端子ネジ	鉄/ニッケルメッキ
基板	ガラスエポキシ(FR-4:UL-94V-0)
防湿処理	ヒューミシールコーティング :HumiSeal 1A27NS(ポリウレタン樹脂)

●適合規格

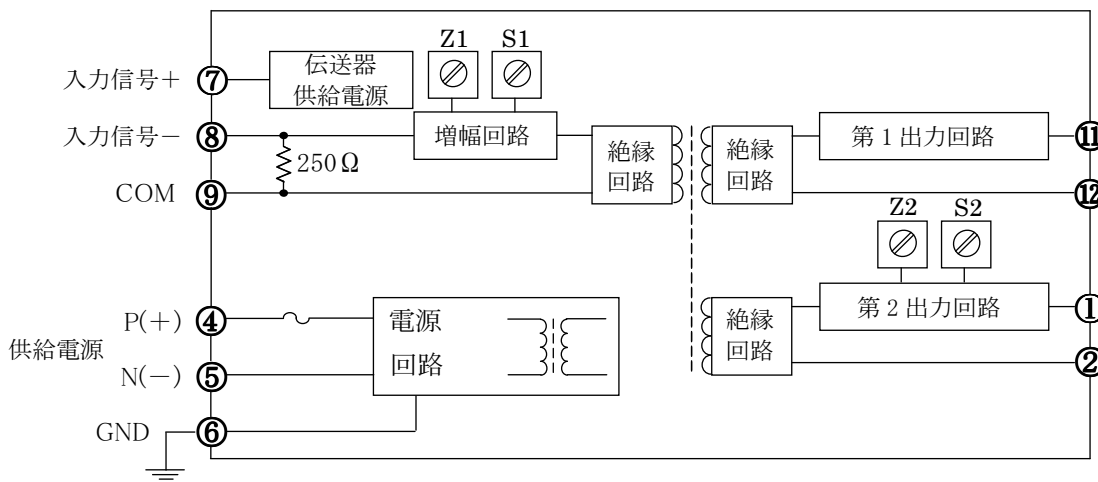
適合 EC 指令 電磁両立性指令(2014/30/EU)
EN61326-1:2013
低電圧指令(2014/35/EU)
IEC61010-1/EN61010-1:2010
設置カテゴリ II、汚染度 2、
最高使用電圧 300V
[入力・出力・GND]-電源間 強化絶縁
※DC12V 電源仕様は、CE 適用外。

端子配置図、信号割付

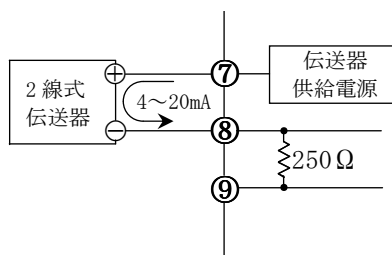


①	+ OUTPUT 2
②	- OUTPUT 2
③	N. C
④	P(+)
⑤	N(-) POWER
⑥	GND
⑦	+ INPUT
⑧	- INPUT
⑨	COM
⑩	N. C
⑪	+ OUTPUT 1
⑫	- OUTPUT 1

ブロック図



*ディストリビュータとして使用する場合



*アイソレータとして使用する場合

