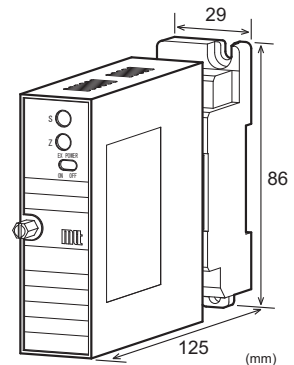
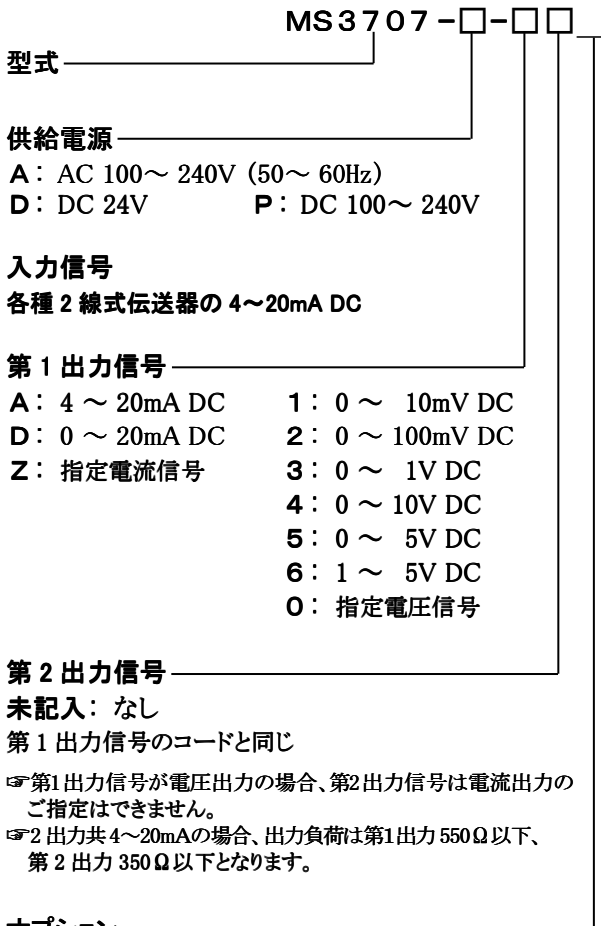


概要

各種2線式伝送器に電源を供給し、帰還ループの4~20mA信号を各種直流信号に変換する薄型プラグイン構造の絶縁1出力/2出力 ディストリビュータです。またアイソレータとしても使用できます。

型式コード



仕様

●電源部

許容電圧範囲	AC100~240V: AC85~264V (47~63Hz) DC24V: DC24V±10% DC100~240V: DC85~264V
電源感度	各電源電圧に対してスパンの±0.1%以内
電源ヒューズ	160mAヒューズ
最大消費電力	
電 源	AC100~240V DC24V DC100~240V
1出力型	6.5VA以下/ 2.1W以下/ 7.2W以下
2出力型	7.5VA以下/ 2.4W以下/ 8.4W以下

●入力部

入力信号	各種2線式伝送器の4~20mA DC
入力抵抗	250Ω
伝送器供給電源	出力電圧:26.4V(TYP)/入力0%時~ 21.6V(TYP)/入力100%時 最大電流:22mA(TYP)
短絡保護制限電流	40mA以下
許容短絡時間	無制限

●出力部

最大出力負荷	
電圧出力(DC)	1Vスパン以上 2mA以下 10mV 10kΩ以上 100mV 100kΩ以上
電流出力(DC)	4~20mA 1出力 750Ω以下 4~20mA 2出力 第1出力550Ω以下 第2出力350Ω以下
ゼロ点調整範囲	スパンの約±5% (変換器前面トリマにより可変)
スパン調整範囲	スパンの約±5% (変換器前面トリマにより可変)

製作可能範囲

	電流信号	電圧信号
出力範囲(DC)	0~20mA	0~10V
出力スパン(DC)	4~20mA	10mV~10V
出力バイアス	0~100%	0~100%

*電流出力信号の場合、0.1mA未満の出力は精度保証外となります。
(例1) 4~20mA⇒出力スパン 16mA、バイアス 25%
(例2) 4~8V⇒出力スパン 4V、バイアス 100%

ご発注時指定事項

・型式コード
(例)MS3707-A-A6

その他ご指定例
・出力“0”時 MS3707-A-60(出力2~5V)
・オプション“X”時 MS3707-A-AA/X(応答周波数50Hz)
・オプション複数時は、コード記号を続けてご指定下さい。(/KX)

●基準性能

変換精度	スパンの±0.1%以内(25°C±5°Cにて)
温度特性	10°Cの変化に対してスパンの±0.2%以内
応答速度	85ms 以下(0~90%)@100%ステップ入力
C M R R	100dB 以上(500V AC, 50/60Hz)
信号絶縁	入力-第1出力-第2出力-電源-大地各間絶縁

絶縁抵抗	100MΩ以上(@500V DC) 入力-第1出力-第2出力-電源-大地各間
------	---

耐電圧	入力-[第1出力、第2出力]-[電源、大地各間]:2000V AC 遮断電流 0.5mA 1分間 電源-大地間:2000V AC 遮断電流 5mA 1分間 第1出力-第2出力間:500V AC 遮断電流 0.5mA 1分間
-----	---

S W C 対策 ANSI/IEEE C37.90.1-1989 に準拠

動作環境	温度:-5~55°C 湿度:5~90%RH(結露のないこと)
------	-----------------------------------

保存温度	-10~60°C
------	----------

●取付・形状

取付方法 壁取付、DIN レール取付共用

配線方法 M3.5 ネジ端子接続
(電源端子カバー付き/脱落防止機構)

ネジ締め付けトルク 0.8~1[N・m] *推奨値

外形寸法 W29×H86×D125mm
(取付ネジ、ソケット端子台含む)

質量 本体 120g 以下、ソケット端子台 80g 以下

●材質

本体ハウジング ABS 樹脂(UL-94V-0)

端子台 PBT 樹脂(UL-94V-0)

端子台カバー PC 樹脂(UL-94V-2)

DIN レールストップ PP 樹脂(UL-94HB)

端子ネジ 鉄/ニッケルメッキ

ソケット フラク・ソケット
端子表面処理 0.2μm/金メッキ

基板 ガラスエポキシ(FR-4:UL-94V-0)

防湿処理 ヒューミシールコーティング
:HumiSeal 1A27NS(ポリウレタン樹脂)

●適合規格

適合 E C 指令 電磁両立性指令(2014/30/EU)

EN61326-1:2013

低電圧指令(2014/35/EU)

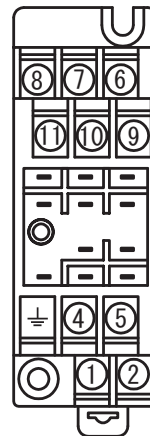
IEC61010-1/EN61010-1:2010

設置カテゴリ II、汚染度 2、

最高使用電圧 300V

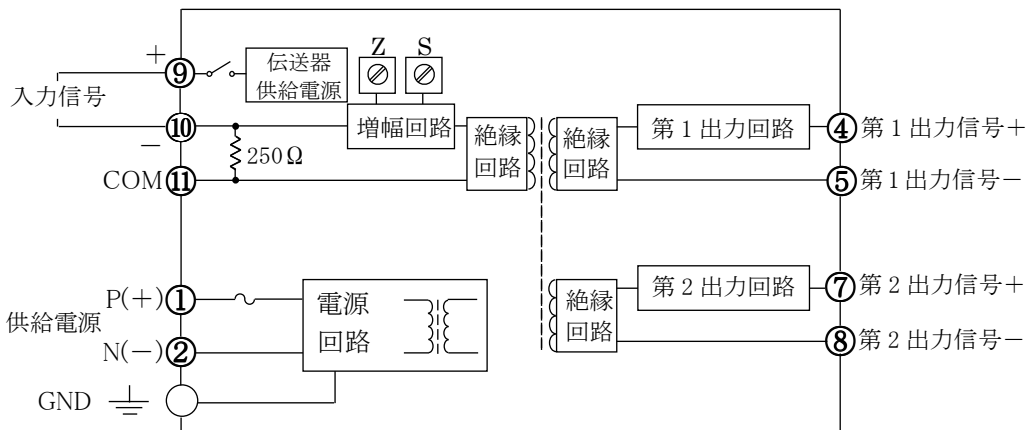
[入力・出力・GND]-電源間 強化絶縁

端子配置図、信号割付

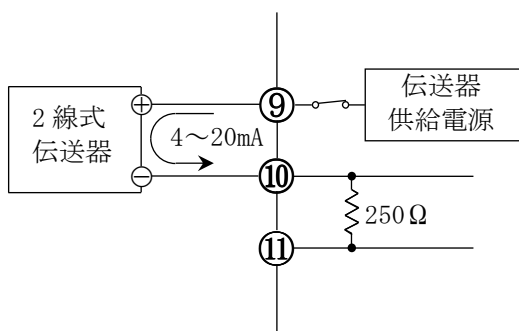


①	P(+)	POWER
②	N(-)	
⊥	GND	
④	+ OUTPUT 1	
⑤	- OUTPUT 1	
⑥	N. C	
⑦	+ OUTPUT 2	
⑧	- OUTPUT 2	
⑨	+ INPUT	
⑩	- INPUT	
⑪	COM	

ブロック図



*ディストリビュータとして使用する場合



*アインレータとして使用する場合

