

概要

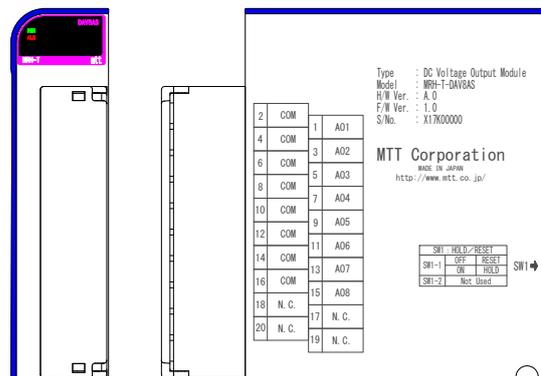
本モジュールは、通信モジュールから伝送されたデジタルデータを DA 変換し、計 8 点からそれぞれ直流電圧信号を出力します。

アナログ出力回路は 8 点一括絶縁です。

型式コード

MRH-T-DAV8AS

型式



仕様

●出力部

出力点数 8点

出力レンジ $-10V \sim +10V$ DC / $-5V \sim +5V$ DC /
 $0V \sim +10V$ DC / $0V \sim +5V$ DC /
 $+1V \sim +5V$ DC / $-1V \sim +1V$ DC /
 $0V \sim +1V$ DC
※コンフィギュレータにより設定

オーバーレンジ ユニポーラ出力: $-10\%/FS$ 、 $+110\%/FS$
バイポーラ出力: $-5\%/FS$ 、 $+105\%/FS$

許容負荷抵抗 $10k\Omega$ min.

出力絶縁単位 出力一括絶縁

データフォーマット 出力レンジに対して 0-10000 カウント

出力整定時間 50msec. max. (0-90%)

基準出力精度 $\pm 0.05\%/FS$ @ $25^\circ C \pm 5^\circ C$
($-1V \sim +1V$ DC / $0V \sim +1V$ DC の場合
 $\pm 0.08\%/FS$)

オーバーレンジ $\pm 0.25\%/FS$ @ $25^\circ C \pm 5^\circ C$

出力精度

温度ドリフト $\pm 0.008\%/FS/^\circ C$ max. (基準 $25^\circ C$ に対して)

異常時出力指定 HOLD: 出力保持 / RESET: 0V

※コンフィギュレータ及びスイッチにより設定

●基準性能

消費電流 60mA max.

絶縁抵抗 $100M\Omega$ 以上 (DC500V):
出力部一括-内部回路間

耐電圧 AC1500V / 1 分間:
出力部一括-内部回路間

動作環境 温度: $-5^\circ C \sim 55^\circ C$
湿度: 5~90%RH (結露なきこと)

保存温度 $-10 \sim 60^\circ C$

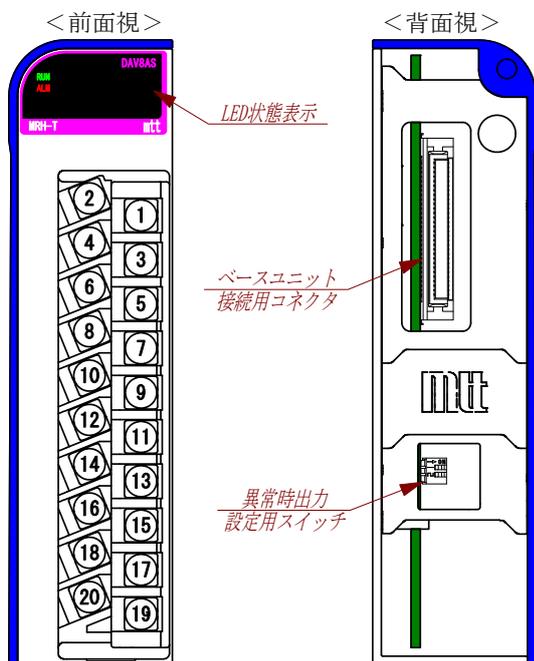
●取付・形状

取付方法	専用ベースユニット(MRH-T-BP□)に取付
取付姿勢	垂直
配線方法	M3 ネジ端子接続 カバー付き/2ピース構造
ネジ締付トルク	0.5N・m±15%
適合圧着端子	R1.25-3 (JST、ニチフ社製) or 相当品
適合電線	0.3~0.75mm ²
外形寸法	W28.5×H110×D113.5mm (突起部含まず)
質量	170g typ.

●材質

本体ケース	ABS樹脂 (UL-94V-0)
端子台ネジ	鉄/ニッケルメッキ
基板	ガラスエポキシ (FR-4:UL-94V-0)
防湿処理	HumiSeal [®] 1A27NSLU (ポリウレタン樹脂)

端子配置図、信号割付



端子番号	信号名	端子番号	信号名
2	AGND(COM)	1	AO1
4	AGND(COM)	3	AO2
6	AGND(COM)	5	AO3
8	AGND(COM)	7	AO4
10	AGND(COM)	9	AO5
12	AGND(COM)	11	AO6
14	AGND(COM)	13	AO7
16	AGND(COM)	15	AO8
18	N.C.	17	N.C.
20	N.C.	19	N.C.

LED表示

●RUN/ALM LED

LED表示		状態
RUN (緑)	ALM (赤)	
●	○	通常動作
●	●	リセット中/CPU異常/ 補正值異常
○	○	電源断/初期化中
◎	○	通信待ち状態
○	●	内部バス異常

※●：点灯/○：消灯/◎：点滅 (0.5sec.周期)

異常時出力設定

異常が発生した場合の出力状態を、コンフィギュレータ及びモジュール背面にあるスイッチにて設定します。

設定	出力状態
RESET	0V出力
HOLD	出力保持

<コンフィギュレータでの HOLD/RESET 設定>

内部バス異常が発生した場合、正常なデータを受信するまで設定状態を維持します。

<異常時出力設定スイッチでの HOLD/RESET 設定>

CPU異常が発生した場合、電源再投入まで設定状態を維持します。



SW1 (モジュール背面)

SW	SW設定	異常時出力
SW1-1	OFF	RESET
	ON	HOLD
SW1-2	Not Used	

※出荷時設定

自己診断

状態	軽故障	重故障	自動復帰
CPU異常	-	○	-
内部バス異常	-	○	○
補正值異常	-	○	-

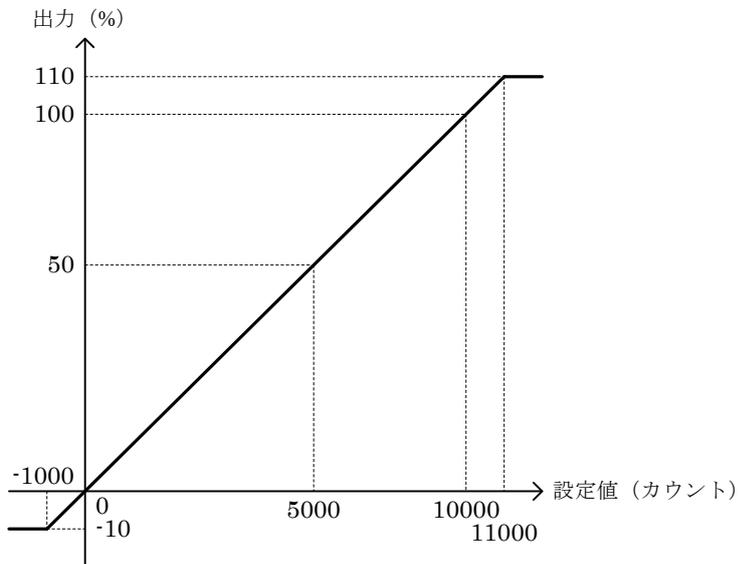
※自動復帰以外は電源再投入まで復帰なし

※HumiSeal[®]は Chase Corporation の登録商標です。

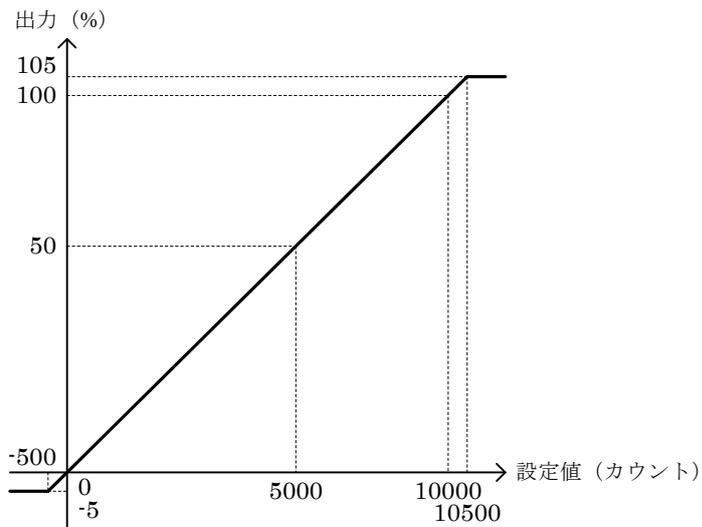
出力特性

各出力レンジに対する出力特性を以下に示します。

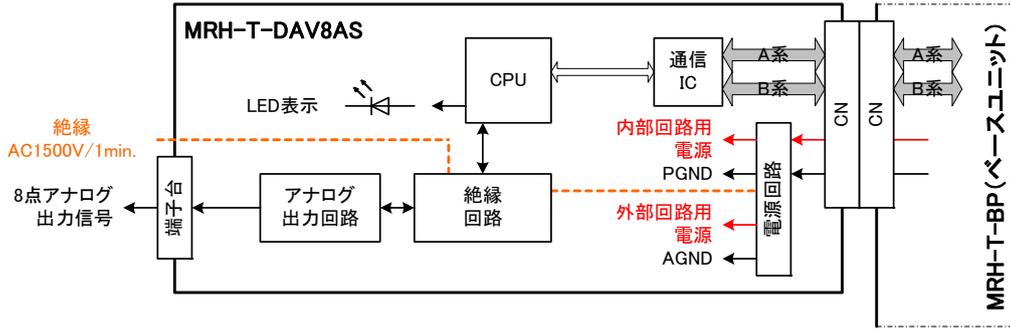
■ ユニポーラ出力 (0~+1V、0~+5V、+1~+5V、0~+10V)



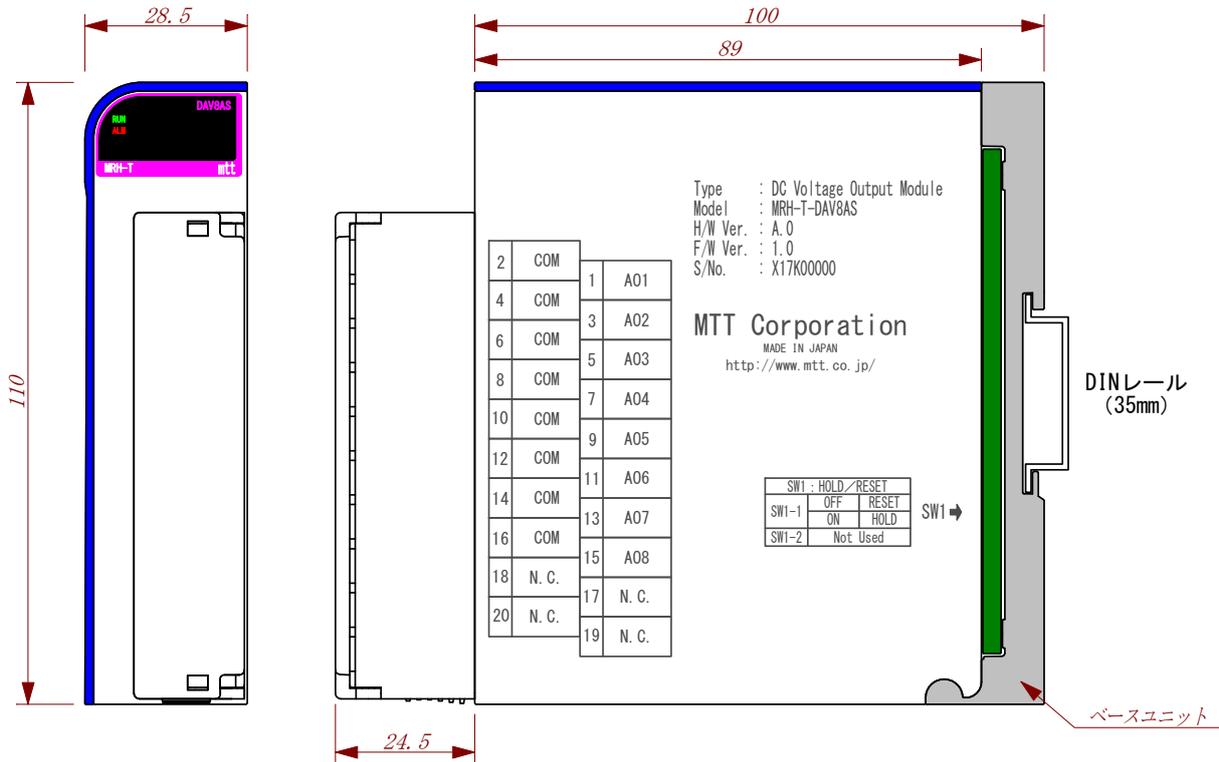
■ バイポーラ出力 (-1~+1V、-5~+5V、-10~+10V)



ブロック図



外形寸法



端子接続図

