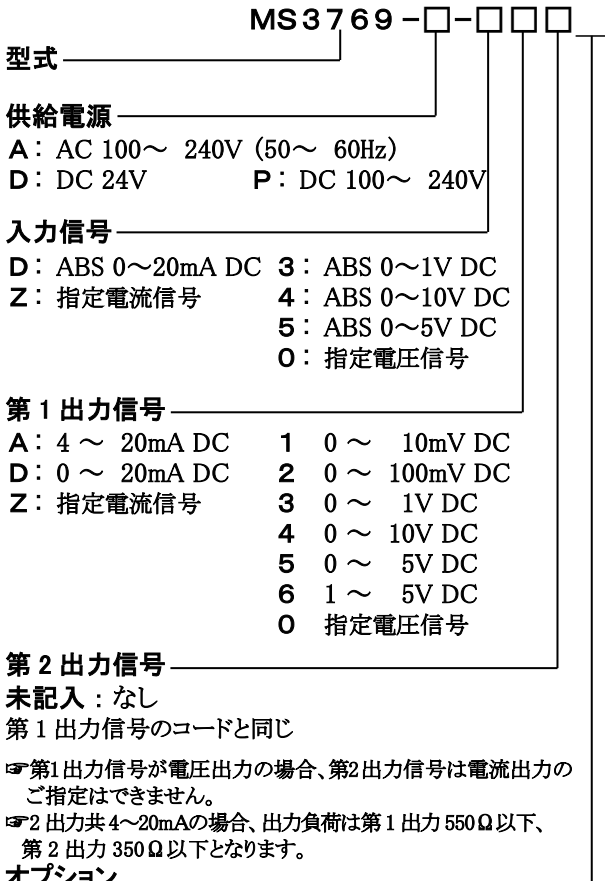


薄型プラグイン 絶縁1出力/2出力 絶対値信号変換器

概要

極性のある直流電流信号または電圧信号を絶対値に変換する薄型プラグイン構造の絶縁1出力/2出力 絶対値信号変換器です。

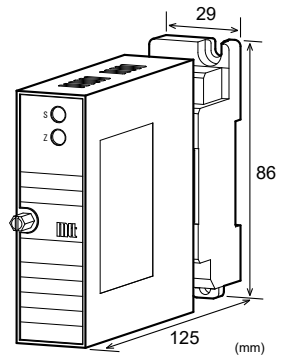
型式コード



ご発注時指定事項

・型式コード  
 (例)MS3769-A-DA6

その他ご指定例  
 ・入力“Z”時 MS3769-A-ZAA(入力0~10mA)  
 ・出力“0”時 MS3769-A-D60(出力2~5V)  
 ・オプション“X”時 MS3769-A-56/X(応答速度5ms以下:0~90%)  
 ・オプション複数時は、コード記号を続けてご指定下さい。( /KX)



仕様

●電源部

許容電圧範囲	AC100~240V: AC85~264V(47~63Hz) DC24V: DC24V±10% DC100~240V: DC85~264V
--------	-----------------------------------------------------------------------------

電源感度	各電源電圧に対してスパンの±0.1%以内
電源ヒューズ	160mAヒューズ

最大消費電力

電源	AC100~240V	DC24V	DC100~240V
1出力型	4.0VA以下/1.5W以下/2.5W以下		
2出力型	5.0VA以下/2.0W以下/3.0W以下		

●入力部

入力抵抗

電圧入力(DC)	通電時	1MΩ以上
	停電時	1MΩ以上

電流入力(DC)	0~20mA	250Ω
----------	--------	------

入力許容電圧

電圧入力型	30V DC max.連続(スパン10V以下:標準)
電流入力型	40mA DC max.連続(0~20mA)

製作可能範囲

	電流信号	電圧信号
入力範囲(DC)	-100~100mA	-300~300V
入力スパン(DC)	100μA~200mA	200mV~600V
*入力0%は0mA,0Vとなります。		
*入力の±100%における絶対値は同じ値になります。		

●出力部

最大出力負荷

電圧出力(DC)	1Vスパン以上	2mA以下
	10mV	10kΩ以上
	100mV	100kΩ以上
電流出力(DC)	4~20mA 1出力	750Ω以下
	4~20mA 2出力	第1出力550Ω以下 第2出力350Ω以下

ゼロ点調整範囲	スパンの約±5% (変換器前面トリマにより可変)
---------	-----------------------------

スパン調整範囲	スパンの約±5% (変換器前面トリマにより可変)
---------	-----------------------------

●出力部

製作可能範囲

	電流信号	電圧信号
出力範囲(DC)	0~20mA	-10~10V
出力スパン(DC)	4~20mA	10mV~20V
出力バイアス	0~100%	-100~100%

\*電流出力信号の場合、0.1mA未満の出力は精度保証外となります。  
 (例1)4~20mA⇒出力スパン16mA、バイアス25%  
 (例2)-1~4V⇒出力スパン5V、バイアス-20%

●基準性能

変換精度	スパンの±0.1%以内(25℃±5℃にて)
温度特性	10℃の変化に対してスパンの±0.2%以内
応答速度	85ms以下(0~90%)@100%ステップ入力
CMRR	100dB以上(500V AC, 50/60Hz)
信号絶縁	入力-第1出力-第2出力-電源-大地各間絶縁
絶縁抵抗	100MΩ以上(@500V DC) 入力-第1出力-第2出力-電源-大地各間
耐電圧	入力-[第1出力、第2出力]-[電源、大地各間] :2000V AC 遮断電流0.5mA 1分間 電源-大地間 :2000V AC 遮断電流5mA 1分間 第1出力-第2出力間 :500V AC 遮断電流0.5mA 1分間
SWC対策	ANSI/IEEE C37.90.1-1989に準拠
動作環境	温度:-5~55℃ 湿度:5~90%RH(結露のないこと)
保存温度	-10~60℃

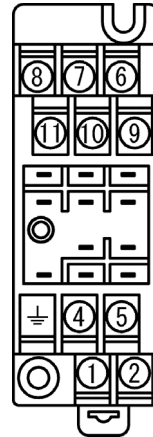
●取付・形状

取付方法	壁取付、DINレール取付共用
配線方法	M3.5 ネジ端子接続 (電源端子カバー付き/脱落防止機構)
ネジ締め付けトルク	0.8~1[N・m] *推奨値
外形寸法	W29×H86×D125mm (取付ネジ、ソケット端子台含む)
質量	本体 120g 以下、ソケット端子台 80g 以下

●材質

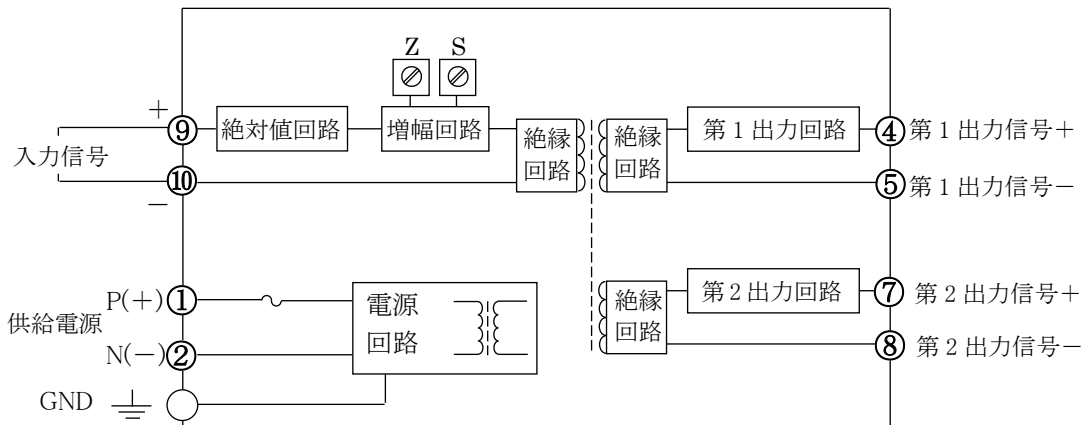
本体ハウジング	ABS樹脂(UL-94V-0)
端子台	PBT樹脂(UL-94V-0)
端子台カバー	PC樹脂(UL-94V-2)
DINレールストップ	PP樹脂(UL-94HB)
端子ネジ	鉄/ニッケルメッキ
ソケット	0.2μm/金メッキ
端子表面処理	
基板	ガラスエポキシ(FR-4:UL-94V-0)
防湿処理	HumiSeal® 1A27NSLU(ポリウレタン樹脂)

端子配置図、信号割付



①	P(+)	POWER
②	N(-)	
⊥	GND	
④	+ OUTPUT 1	
⑤	- OUTPUT 1	
⑥	N.C	
⑦	+ OUTPUT 2	
⑧	- OUTPUT 2	
⑨	+ INPUT	
⑩	- INPUT	
⑪	N.C	

ブロック図



※HumiSeal®は Chase Corporation の登録商標です。

入出力特性

入力:ABS(0~10V) 出力:0~10V の場合

