



出力部仕様

|                                   |   |
|-----------------------------------|---|
| ②③ 出力信号<br>(ご指定下さい)               | <ul style="list-style-type: none"> <li>■ TTLレベル ..... TT</li> <li>■ オープンコレクタ ..... OP</li> <li>■ 電圧パルス(10V±10%) ..... V6</li> <li>■ 電圧パルス(12V±10%) ..... V7</li> </ul> <p>*第1、第2出力の組み合わせで、TTLレベル、電圧パルスをご指定の場合、同電位に限ります。</p> |
| 最大出力負荷                            | TTLレベル(最大出力10mA@3.5V)<br>電圧パルス10V(最大出力7mA@±10%)<br>電圧パルス12V(最大出力7mA@±10%)   |
| 最大定格                              | オープンコレクタ<br>(最大定格30V 100mA)   |
| デューティー比                           | TYP:50%<br>(入力デューティー50%、スレッシュ標準時)<br>※DC電圧パルス:0~5V/1kHz入力時<br>AC電圧パルス:5Vp-p/1kHz入力時<br>オープンコレクタ:1kHz入力時   |
| パルスホールド無し時<br>最大出力周波数             | 電圧パルス出力時:50kHz<br>オープンコレクタ出力時:20kHz<br>(どちらの出力も入力波形デューティー50%、スレッシュ標準時)  |
| ⑤パルスホールド時間<br>(オプション)<br>(ご指定下さい) | 200μs~200msの範囲で任意の<br>パルス幅をご指定下さい。<br>パルス幅設定時の出力可能周波数<br>$Hz = 1 / (T \times 1.2 + 10 \mu s)$<br>※10μsは<br>出力パルスLoレベル@TTL、電圧パルス出力<br>または、出力パルスON@オープンコレクタ出力   |
| 極性反転スイッチ付                         | 出力論理表をご参照下さい。   |

基準性能

|                 |   |
|-----------------|---|
| パルスホールド時間<br>精度 | ご指定値±20%以内  |
| 信号絶縁<br>絶縁抵抗    | 入力-第1出力-第2出力-電源各間 絶縁<br>100MΩ以上(@500V DC)   |
| 耐電圧             | 入力-[第1出力、第2出力、電源]間<br>:1500V AC 遮断電流 0.5mA 1分間<br>第1出力-第2出力-電源各間<br>:500V AC 遮断電流 0.5mA 1分間 |
| S W C 対策        | ANSI/IEEE C37.90.1-1989に準拠  |
| 動作環境            | 温度:0~55℃<br>湿度:5~90%RH以下(結露のないこと)   |
| 保存温度            | -10~60℃   |

取付・形状

|      |                                       |
|------|---------------------------------------|
| 取付方法 | 専用ベース(RC3900A-□□AI<br>RC3900-□□AI)に取付 |
| 配線方法 | 専用ベース(RC3900A-□□AI<br>RC3900-□□AI)に取付 |
| 外形寸法 | W19.5×H53×D82mm                       |
| 質量   | 80g以下                                 |

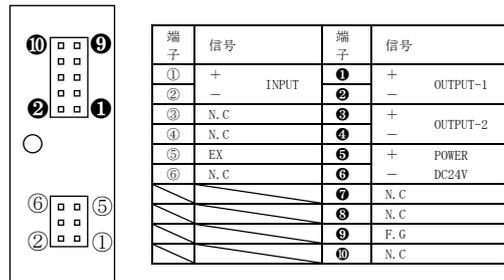
材質

|         |                              |
|---------|------------------------------|
| 本体ハウジング | ABS樹脂                        |
| 基板      | ガラスエポキシ(FR-4:UL-94V-0)       |
| 防湿処理    | HumiSeal® 1A27NSLU(ポリウレタン樹脂) |

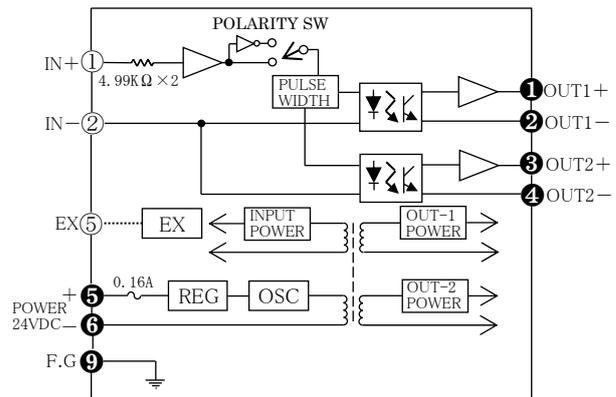
出力論理表

| 入力波形           | 入力端子間 | 極性反転<br>スイッチ | 電圧パルス<br>出力 | オープンコレクタ<br>出力 |
|----------------|-------|--------------|-------------|----------------|
| 電圧パルス<br>入力    |       | NORMAL       |             | OFF/ON         |
|                |       | REVERSE      |             | OFF/ON         |
| オープンコレクタ<br>入力 |       | NORMAL       |             | OFF/ON         |
|                |       | REVERSE      |             | OFF/ON         |

端子配列



ブロック図



※HumiSeal®は Chase Corporation の登録商標です。